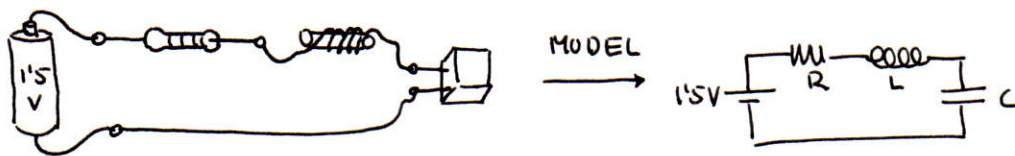


1. UN REPÀS DE LES BASES D'ANÀLISI DE CIRCUITS

1.1. ELEMENTS DE CIRCUIT

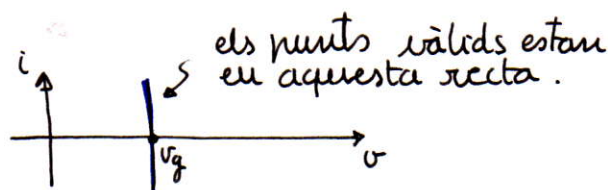
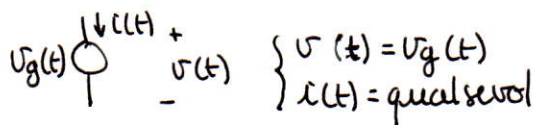
Recordem que tenim dispositius que utilitzarem al laboratori, però sobre el paper treballarem amb elements i models circuitalts.



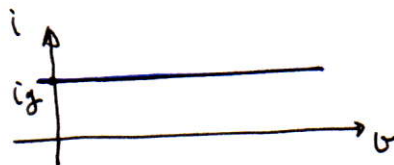
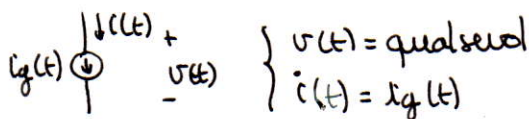
Més endavant ens trobarem amb sistemes que estaran distribuïts, que no considerarem que estiguin en un punt, els senyals es propagaran. Aquí considerarem que tot és puntual i instantani. Realment hi ha un retard, però és tant petit que no el considerem.

Amem a recordar els elements de circuit que més utilitzarem aquest curs:

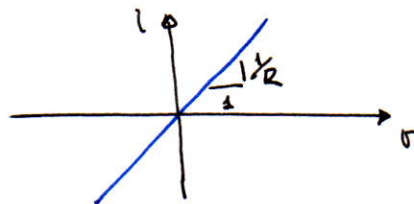
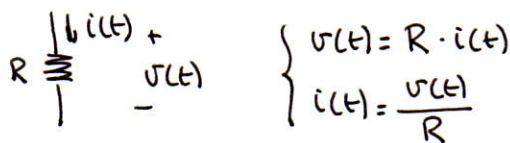
→ FONT DE TENSIÓ:



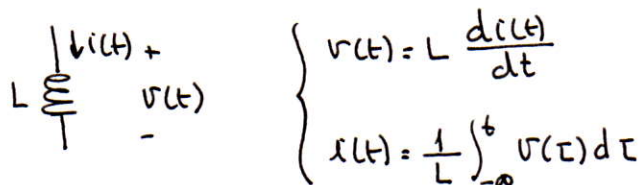
→ FONT DE CORRENT:



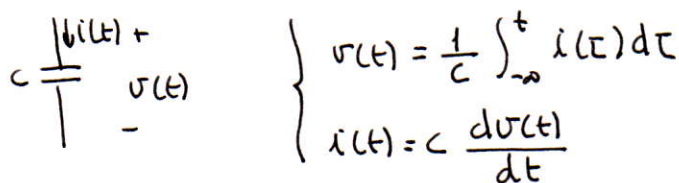
→ RESISTÈNCIA:



→ BOBINA:



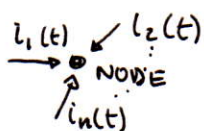
→ CONDENSADOR:



1.2. LLEIS D'INTERCONNEXIÓ

Recordem que les connexions en els circuits es regeixen per les lleis de Kirchhoff. Tenim dues lleis: la dels corrents (KCL) i la de les tensions (KVL).

→ KCL:

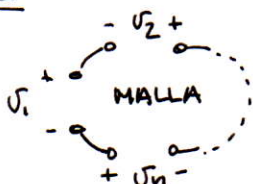


$$\sum_{k=1}^n i_k(t) = 0 \quad \text{La suma d'intensitats que arriben a un node és zero.}$$

També podem dir:

$$\sum i_k \text{ entrants} = \sum i_k \text{ sortints}$$

→ KVL:



$$\sum_{k=1}^n v_k(t) = 0 \quad \text{La suma de tensions a la malla és zero.}$$

També podem dir:

$$\sum v_k \text{ sentit } + = \sum v_k \text{ sentit } -$$

1.3. MODELAT O SÍNTESI ELEMENTAL

A partir d'una equació amb una suma de tensions o intensitats podem dibuixar el circuit, tenint en compte els KCL i KVL.

Veurem-ho amb un parell d'exemples:

Exemple 1:

Dibuixar el model corresponent a l'expressió: $v(t) = 2 \cdot i(t) + 4$ [V]. Aquesta tensió és suma de dos termes. Segons KVL, tindrem la connexió sèrie de dos elements: $v(t) = v_1(t) + v_2(t)$.

$$v_1(t) = 2 \cdot i(t) \rightarrow \begin{array}{c} + \\ | \downarrow i \\ \text{---} 2\Omega \\ | \uparrow \\ - \end{array}$$

$$v_2(t) = 4 \rightarrow \begin{array}{c} + \\ | \downarrow \\ \text{---} 4V \\ | \uparrow \\ - \end{array}$$

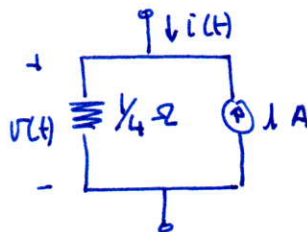
$$\left. \begin{array}{l} \begin{array}{c} + \\ | \downarrow i \\ \text{---} 2\Omega \\ | \uparrow \\ - \end{array} \\ \begin{array}{c} + \\ | \downarrow \\ \text{---} 4V \\ | \uparrow \\ - \end{array} \end{array} \right\} \rightarrow \begin{array}{c} + \\ | \downarrow i(t) \\ \text{---} 2\Omega \\ | \uparrow \\ \text{---} 4V \\ | \uparrow \\ - \end{array}$$

Exemple 2:

Dibuixar el model corresponent a l'expressió: $i(t) = 4 \cdot v(t) - 1$. Aquest corrent és suma de dos termes. Segons KCL, tindrem la connexió paral·lel de dos elements: $i(t) = i_1(t) + i_2(t)$.

$$i_1(t) = 4 \cdot v(t) \rightarrow \begin{array}{c} + \\ | \downarrow i \\ \text{---} 1/4\Omega \\ | \uparrow \\ - \end{array}$$

$$i_2(t) = -1 \rightarrow \begin{array}{c} + \\ | \downarrow \\ \text{---} 1A \\ | \uparrow \\ - \end{array}$$



1.4. ANÀLISI SISTEMÀTICA

Recordem que l'anàlisi sistemàtica podria ser de dos tipus: el mètode modal i pels corrents de malla. Recordem breument els dos mètodes.

1.4.1. MÈTODE DE LES TENSIONS MODALS

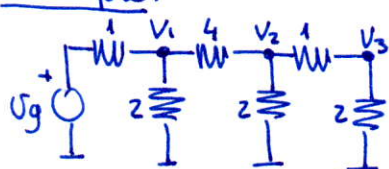
Utilitzem les tensions modals com a variables generadores. La resta de variables del circuit es podran trobar a partir d'aquestes.

Si tenim un circuit amb n tensions modals desconegudes:

v_1, v_2, \dots, v_n , hauréu d'escriure n KCL's i tindreu un sistema amb n equacions i n incògnites.

Veuem-ho amb un exemple:

Exemple:



$$\frac{v_1 - v_g}{1} + \frac{v_1}{2} + \frac{v_1 - v_2}{4} = 0$$

$$\frac{v_2 - v_1}{4} + \frac{v_2}{2} + \frac{v_2 - v_3}{1} = 0$$

$$\frac{v_3 - v_2}{1} + \frac{v_3}{2} = 0$$

Arreglant aquestes equacions i passant els termes coneguts al segon membre, trobarem:

$$\begin{bmatrix} \frac{1}{1} + \frac{1}{2} + \frac{1}{4} & -\frac{1}{4} & 0 \\ -\frac{1}{4} & \frac{1}{1} + \frac{1}{2} + \frac{1}{4} & -\frac{1}{1} \\ 0 & -\frac{1}{1} & \frac{1}{1} + \frac{1}{2} \end{bmatrix} \begin{bmatrix} v_1 \\ v_2 \\ v_3 \end{bmatrix} = \begin{bmatrix} v_g \\ 0 \\ 0 \end{bmatrix} \rightarrow \text{resolent} \begin{bmatrix} v_1 \\ v_2 \\ v_3 \end{bmatrix} = \begin{bmatrix} 0.5909 v_g \\ 0.1364 v_g \\ 0.0909 v_g \end{bmatrix}$$

Recordem que aquesta matriu es podria plantejar directament & recordem que:

- Diagonal: suma de conductàncies que arriben al node.
- Fora de la diagonal: conductàncies que connecten nodes (negatiu)
- Segon membre: Fonts de corrent que entren al node. Si surten posem negatiu.

És important per servir el mètode modal si el circuit té menys nodes que malles, i no és fàcil plantejar les equacions a simple vista.

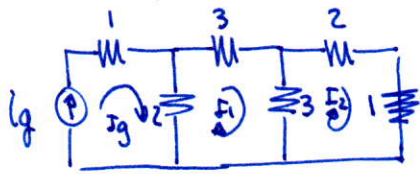
1.4.2. MÈTODE DELS CORRENTS DE MALLA

Ara utilitzem els corrents de malla com a variables generadores. La resta de variables del circuit es podran trobar a partir d'aquestes.

Si tenim un circuit amb n corrents de malla desconeguts: i_1, i_2, \dots, i_n , hauréu d'escriure n KVL's i tindreu un sistema amb n equacions i n incògnites.

Veuem-ho amb un exemple:

Exemple:



$$\begin{cases} (I_1 - I_2) \cdot 2 + I_1 \cdot 3 + (I_1 - I_2) \cdot 3 = 0 \\ (I_2 - I_1) \cdot 3 + I_2 \cdot 2 + I_2 \cdot 1 = 0 \end{cases}$$

Amagant les equacions i passant els termes coneguts al segon membre trobarem:

$$\begin{bmatrix} 2+3+3 & -3 \\ -3 & 3+2+1 \end{bmatrix} \begin{bmatrix} I_1 \\ I_2 \end{bmatrix} = \begin{bmatrix} 2I_g \\ 0 \end{bmatrix} \xrightarrow{\text{resolvent}} \begin{bmatrix} I_1 \\ I_2 \end{bmatrix} = \begin{bmatrix} \frac{8}{13} \\ \frac{4}{13} \end{bmatrix}$$

Recordem que aquesta matriu es podria escriure directament si tenim en compte que:

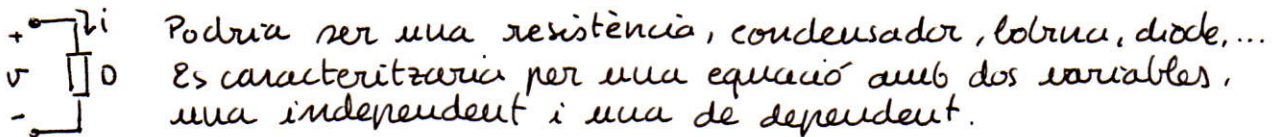
- Diagonal: Suma de resistències que estan a la malla.
- Fora de la diagonal: Resistències que comparteixen malles (negatiu)
- Segon membre: Fonts de tensió. Positives si es sentit horari sortim pel positiu. Sinó negatives.

serà interessant fer servir el mètode dels corrents de malla si el circuit té menys malles que nodes i es fa difícil plantejar les equacions a simple vista.

1.5. CARACTERITZACIÓ D'ELEMENTS MÉS COMPLEXOS: ELS BIPORTS

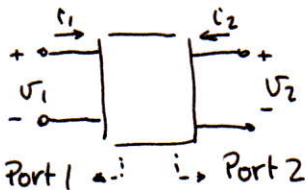
Fins ara hem treballat amb elements i circuits. Un element és un monoport.

→ MONOPORT: És un element sol que es connecta per un parell de terminals.



Però hi ha altres elements o circuits que tenen més terminals i que no es poden caracteritzar amb una sola equació. Estaríem parlant de biports.

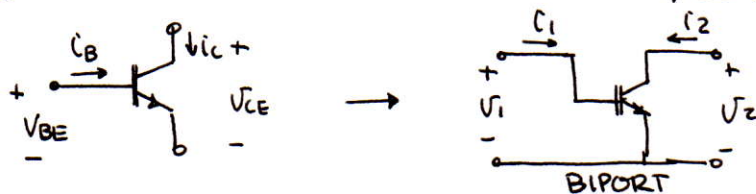
→ BIPORT: És un element o circuit que té dos parells de terminals que no estan connectats directament entre ells.



Pot ser un element com el potenciòmetre o el transistor, o un circuit. Es caracteritzaria per dues equacions i 4 variables, dues d'independents i dues de dependents.

Els biports són molt utilitzats. Veurem alguns casos que serien biports:

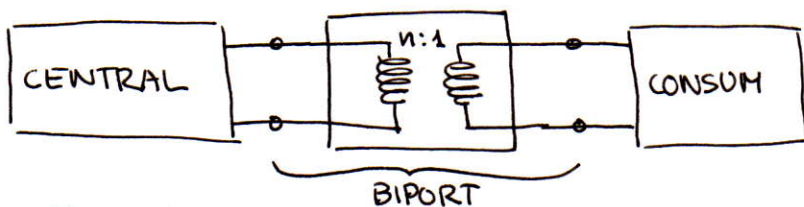
→ Alguns elements com el transistor per exemple:



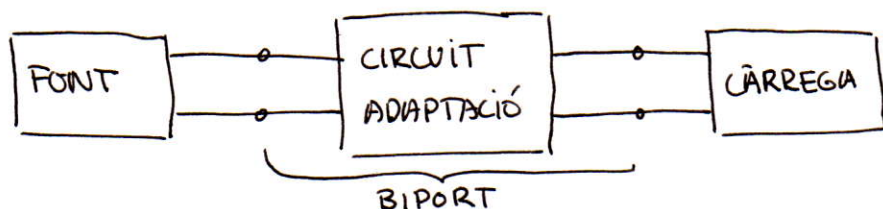
→ Com a element d'acoplament entre una font i una càrrega, com un amplificador:



→ Els transformadors:



→ Circuits d'adaptació d'impedàncies per aconseguir màxima transferència de potència:



Un monoport es regex per dues variables, i una està en funció de l'altra:

$$i = f(v) \quad \text{un monoport es diu també bipol, compte no confondre-ho amb biport.}$$

$$v = f(i)$$

En un biport hi ha dues equacions amb 4 variables. Podrem trobar 6 relacions entre elles, que són les següents.

PARÀMETRES R

(0 controlats per corrent)

$$\begin{bmatrix} v_1 \\ v_2 \end{bmatrix} = f \begin{bmatrix} i_1 \\ i_2 \end{bmatrix}$$

PARÀMETRES G

(0 controlats per tensió)

$$\begin{bmatrix} i_1 \\ i_2 \end{bmatrix} = f \begin{bmatrix} v_1 \\ v_2 \end{bmatrix}$$

PARÀMETRES DE TRANSMISSIÓ 1

$$\begin{bmatrix} v_1 \\ i_1 \end{bmatrix} = f \begin{bmatrix} v_2 \\ i_2 \end{bmatrix}$$

PARÀMETRES DE TRANSMISSIÓ 2

$$\begin{bmatrix} v_2 \\ i_2 \end{bmatrix} = f \begin{bmatrix} v_1 \\ i_1 \end{bmatrix}$$

PARÀMETRES HÍBRIDS 1

$$\begin{bmatrix} v_1 \\ i_2 \end{bmatrix} = f \begin{bmatrix} i_1 \\ v_2 \end{bmatrix}$$

PARÀMETRES HÍBRIDS 2

$$\begin{bmatrix} i_1 \\ v_2 \end{bmatrix} = f \begin{bmatrix} v_1 \\ i_2 \end{bmatrix}$$

Així doncs, qualserel biport que tinguem, el podrem caracteritzar sempre amb alguns d'aquests paràmetres.

Estudiarem amb més detall els paràmetres R, tenint en compte que pels altres utilitzarem els mateixos mètodes.

1.6. PARÀMETRES R

Quan teniem un monoport, com per exemple una resistència, teniem la següent equació:

$$\begin{array}{c} + \\ v \\ \text{---} \\ \text{---} \\ \text{---} \\ \text{---} \\ \text{---} \\ \text{---} \\ - \end{array} \begin{array}{c} \uparrow i \\ R \\ \downarrow \end{array} \quad v = R \cdot i \quad \text{ou} \quad \begin{array}{l} v \text{ era la sortida o incògnita} \\ i \text{ era l'entrada o dada} \end{array}$$

Ara, que tenim dos ports, tindrem 4 variables i dues equacions que es poden escriure en forma de matriu.

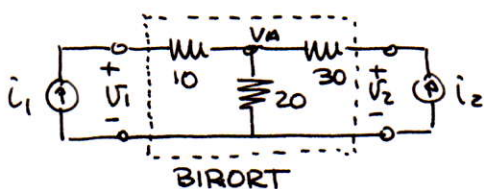
$$\begin{array}{c} + \\ v_1 \\ \text{---} \\ \text{---} \\ \text{---} \\ \text{---} \\ \text{---} \\ - \end{array} \begin{array}{c} \leftarrow i_1 \\ \boxed{R} \\ \rightarrow i_2 \\ \text{---} \\ \text{---} \\ \text{---} \\ \text{---} \\ \text{---} \\ - \end{array} \quad \begin{array}{c} \begin{bmatrix} v_1 \\ v_2 \end{bmatrix} = \begin{bmatrix} R_{11} & R_{12} \\ R_{21} & R_{22} \end{bmatrix} \begin{bmatrix} i_1 \\ i_2 \end{bmatrix} \\ \text{sortides} \\ \text{incògnites} \end{array} \quad \begin{array}{c} \text{entrades} \\ \text{dades} \end{array}$$

1.6.1. COM CALCULAR LA MATRIU R

Ara sabem que podem caracteritzar un biport amb la matriu de paràmetres R. Ara queda per veure com podem calcular aquesta matriu. A continuació veurem que es pot fer de dues maneres.

→ MÈTODE DIRECTE:

Veurem com es fa a partir d'un exemple amb un circuit resistiu senzill.



No analitzarem buscant v_1 i v_2 en funció de i_1 i i_2 . Ho podem fer de dues maneres: hem de pensar que, depenent del circuit, serà més útil un mètode o un altre.

1) Mètode sistemàtic: Plantejarem KCL's o KVL's, o escriuríem la matriu directament. En aquest cas, ho faríem pel mètode nodal.

$$\left. \begin{array}{l} \frac{v_1 - v_A}{10} = i_1 \\ \frac{v_A - v_1}{10} + \frac{v_A}{20} + \frac{v_A - v_2}{30} = 0 \\ \frac{v_2 - v_A}{30} = i_2 \end{array} \right\} \begin{bmatrix} \frac{1}{10} & -\frac{1}{10} & 0 \\ -\frac{1}{10} & \frac{1}{10} + \frac{1}{20} + \frac{1}{30} & -\frac{1}{30} \\ 0 & -\frac{1}{30} & \frac{1}{30} \end{bmatrix} \begin{bmatrix} v_1 \\ v_A \\ v_2 \end{bmatrix} = \begin{bmatrix} i_1 \\ 0 \\ i_2 \end{bmatrix}$$

Es pot plantejar directament la matriu, o s'hi arriba a partir dels KCL's.

2) Plantegnant equacions: Plantegem equacions sense seguir cap mètode sistemàtic.

$$V_1 = 10i_1 + 20(i_1 + i_2)$$

$$V_2 = 30i_2 + 20(i_1 + i_2)$$

Fent-ho com 1), resoldríem el sistema, a mà o amb alguna eina matemàtica, com la utilitzada a les assignatures de matemàtiques o com l'octave. Si ho fem com 2), hauriem d'ajustar aquestes expressions.

En qualsevol dels dos casos obtindrem:

$$\left. \begin{array}{l} V_1 = 30i_1 + 20i_2 \\ V_2 = 20i_1 + 20i_2 \\ V_2 = 20i_1 + 50i_2 \end{array} \right\} \text{d'aquí obtindríem la matriu} \rightarrow \begin{bmatrix} V_1 \\ V_2 \end{bmatrix} = \begin{bmatrix} 30 & 20 \\ 20 & 50 \end{bmatrix} \begin{bmatrix} i_1 \\ i_2 \end{bmatrix}$$

→ SEGONS EL SIGNIFICAT:

Amb aquest mètode, en lloc d'escriure la matriu escriurem les equacions, i buscarem cada paràmetre un a un. Aquest mètode es pot utilitzar sobre el paper, però també al laboratori.

Segons la matriu de paràmetres R , tenim:

$$\begin{bmatrix} V_1 \\ V_2 \end{bmatrix} = \begin{bmatrix} R_{11} & R_{12} \\ R_{21} & R_{22} \end{bmatrix} \begin{bmatrix} i_1 \\ i_2 \end{bmatrix} \xrightarrow{\text{Escriurem les equacions}} \begin{array}{l} V_1 = R_{11}i_1 + R_{12}i_2 \\ V_2 = R_{21}i_1 + R_{22}i_2 \end{array}$$

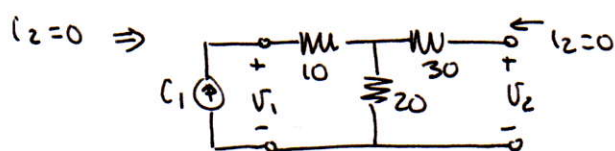
Si $i_2 = 0 \Rightarrow V_1 = R_{11}i_1 \Rightarrow R_{11} = \frac{V_1}{i_1} \Big|_{i_2=0} \rightarrow$ Trobaríem R_{11}

$\hookrightarrow V_2 = R_{21}i_1 \Rightarrow R_{21} = \frac{V_2}{i_1} \Big|_{i_2=0} \rightarrow$ Trobaríem R_{21}

Si $i_1 = 0 \Rightarrow V_1 = R_{12}i_2 \Rightarrow R_{12} = \frac{V_1}{i_2} \Big|_{i_1=0} \rightarrow$ Trobaríem R_{12}

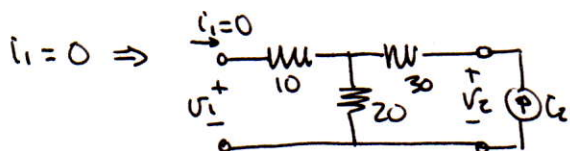
$\hookrightarrow V_2 = R_{22}i_2 \Rightarrow R_{22} = \frac{V_2}{i_2} \Big|_{i_1=0} \rightarrow$ Trobaríem R_{22}

Veuem com ho faríem amb el mateix circuit d'abans:



$$V_1 = 10i_1 + 20i_1 = 30i_1 \Rightarrow R_{11} = \frac{V_1}{i_1} \Big|_{i_2=0} = 30$$

$$V_2 = 20i_1 \Rightarrow R_{21} = \frac{V_2}{i_1} \Big|_{i_2=0} = 20$$



$$V_1 = 20i_2 \Rightarrow R_{12} = \frac{V_1}{i_2} \Big|_{i_1=0} = 20$$

$$V_2 = 20i_2 + 30i_2 = 50i_2 \Rightarrow R_{22} = \frac{V_2}{i_2} \Big|_{i_1=0} = 50$$

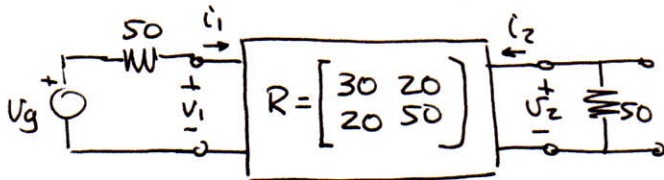
Així la matriu seria:

$$R = \begin{bmatrix} 30 & 20 \\ 20 & 50 \end{bmatrix}$$

1.6.2. COM APROFITAR LA MATRIU DE PARÀMETRES R

Normalment no tindrem els biports de manera aïllada, sinó que els acostumarem a tenir connectats a altres circuits i elements. En el cas de tenir-los enmig d'un circuit, tindrem les equacions del biport, i també d'altres degudes a la resta del circuit. El fet de conèixer els paràmetres del biport, ens pot simplificar la tasca d'anàlisi.

Anem ara a connectar el biport anterior, que ja coneixem, a una font i una càrrega, tal com es mostra a continuació:



Volem trobar la tensió de sortida, que serà v_2 . Mirarem de fer-ho aprofitant la informació que ja sabem.

$$\begin{aligned} V_g &= 50i_1 + v_1 \\ v_2 &= -50i_2 \end{aligned} \quad \left. \begin{array}{l} \text{Substituïm } v_1 \text{ i } v_2 \\ \text{per les expressions} \\ \text{que ja coneixem.} \end{array} \right\} \rightarrow \begin{aligned} 50i_1 + \underbrace{30i_1 + 20i_2}_{v_1} &= V_g \\ \underbrace{20i_1 + 50i_2}_{v_2} + 50i_2 &= 0 \end{aligned}$$

Ignorant les expressions ens quedaria la següent matriu:

$$\begin{aligned} 80i_1 + 20i_2 &= V_g \\ 20i_1 + 100i_2 &= 0 \end{aligned} \quad \rightarrow \quad \begin{bmatrix} 80 & 20 \\ 20 & 100 \end{bmatrix} \begin{bmatrix} i_1 \\ i_2 \end{bmatrix} = \begin{bmatrix} V_g \\ 0 \end{bmatrix}$$

Ara caldria resoldre el sistema pel mètode que vulguem. En aquest cas va bé fer-ho per substitució:

$$80i_1 + 20i_2 = V_g$$

$$20i_1 + 100i_2 = 0 \rightarrow i_1 = -5i_2 \rightarrow \text{ho substituïm a l'altra equació.}$$

$$-400i_2 + 20i_2 = V_g \Rightarrow i_2 = -\frac{V_g}{380} \rightarrow \text{si } i_1 = -5i_2 \Rightarrow i_1 = \frac{5}{380} V_g$$

$$\text{Com que } v_2 = -50i_2 \Rightarrow \underline{v_2 = \frac{50}{380} V_g}$$

1.6.3. MODEL EQUIVALENT

Podem intentar buscar als biports un model equivalent, que estigui basat en fonts controlades.

Si continuem treballant amb el mateix biport, recordem que teníem les equacions següents:

$$v_1 = 30i_1 + 20i_2$$

$$v_2 = 20i_1 + 50i_2$$

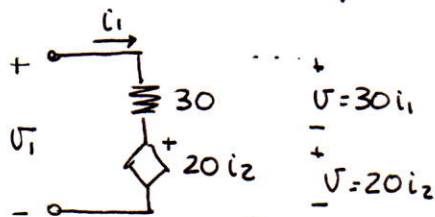
Verem que cada equació està composta per dos termes. Mirem de representar cadascun d'ells per un element conegut:

Comencem per la primera equació que representa v_1 :

$$v_1 = 30i_1 + 20i_2$$

↳ font de tensió controlada per intensitat, la qual entra per la sortida del biport (port 2).
 ↳ Resistència de valor 30.

Dibuixem el circuit equivalent:



Com que estan les dues tensions en sèrie, tenim:

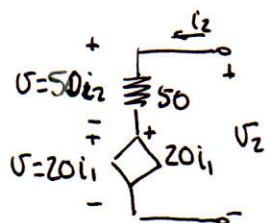
$$v_1 = 30i_1 + 20i_2$$

que és el que desitgem

Ara fem ara la segona equació que representa el port de sortida:

$$v_2 = 20i_1 + 50i_2$$

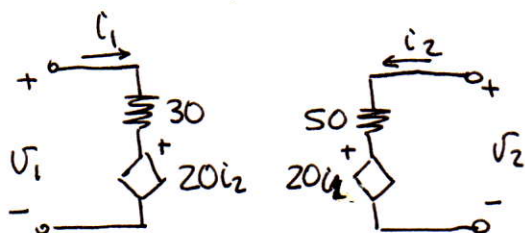
↳ font de tensió controlada per intensitat, la qual entra per l'entrada del biport (port 1).
 ↳ Resistència de valor 50



Igual que abans, tenim les dues tensions en sèrie, i obtindrem la suma que desitgem.

$$v_2 = 20i_1 + 50i_2$$

Així el biport quedaria modelat de la següent manera:



1.6.4. REPRESENTACIÓ GRÀFICA

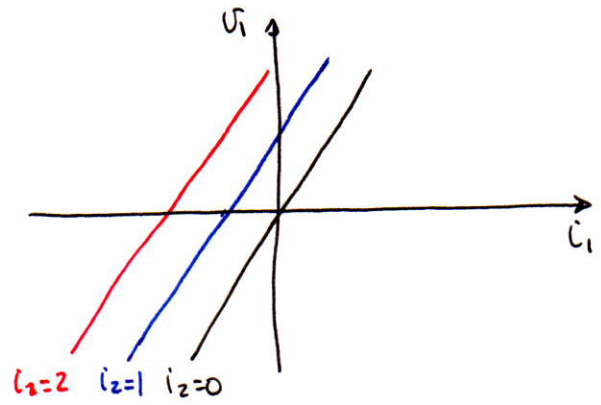
Un biport taulé el podem representar gràficament, encara que és complicat. Com que tenim un sistema d'equacions, tenim 4 variables i això no ho sabem dibuixar, així que hauréu de buscar alguna estratègia per fer-ho.

Una possible manera de fer la gràfica serà, per cadascuna de les tensions, fixar una de les intensitats i dibuixar la recta. Si això ho fem per diverses intensitats, tindrem diverses rectes.

Comencem per v_1 :

$$v_1 = 30i_1 + 20i_2$$

- Si $i_2 = 0 \Rightarrow v_1 = 30i_1$
- Si $i_2 = 1 \Rightarrow v_1 = 30i_1 + 20$
- Si $i_2 = 2 \Rightarrow v_1 = 30i_1 + 40$

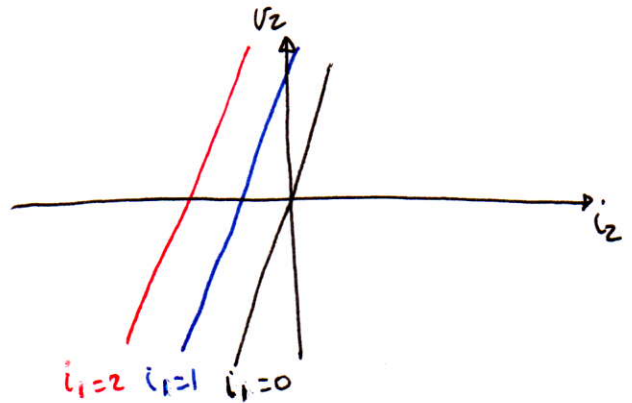


Veurem que obtenim un conjunt de rectes paral·leles:

Fem el mateix per v_2 :

$$v_2 = 20i_1 + 50i_2$$

- Si $i_1 = 0 \Rightarrow v_2 = 50i_2$
- Si $i_1 = 1 \Rightarrow v_2 = 50i_2 + 20$
- Si $i_1 = 2 \Rightarrow v_2 = 50i_2 + 40$



També obtindrem un conjunt de rectes paral·leles.

Els quatre aspectes que acabem d'estudiar pels paràmetres R , els treballaríem de la mateixa manera per la resta de paràmetres.

1.7. BIPORTS INTERESSANTS

Hi ha alguns biports que ja coneixem, però no com a tals, i que val la pena estudiar des d'aquest punt de vista. Veurem-los a continuació.

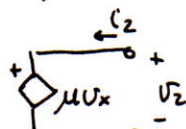
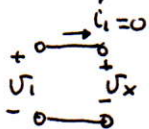
1.7.1. FONTS CONTROLADES

Les fonts controlades ja les vam estudiar com elements. Ara podem veure com es comporten com a biports.

Les veurem totes quatre:

→ FONT DE TENSIO CONTROLADA PER TENSIO
(voltage-controlled voltage source)

Aquesta font té per model:



μ és l'amplificació de tensió

$$i_1 = 0$$

$$v_2 = \mu v_1 \text{ (ja que } v_x = v_1)$$

Amb aquestes equacions que hem pogut escriure fàcilment, el més interessant serà utilitzar els paràmetres híbrids z .

D'aquesta manera, el biport quedaria representat per:

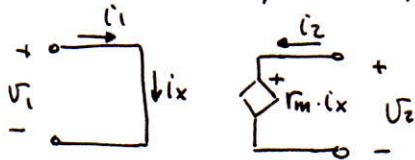
$$\begin{bmatrix} i_1 \\ v_2 \end{bmatrix} = \begin{bmatrix} 0 & 0 \\ \mu & 0 \end{bmatrix} \begin{bmatrix} v_1 \\ i_2 \end{bmatrix}$$

Si voléssim trobar els paràmetres híbrids 1 , caldria trobar la inversa d'aquesta matriu, però no en té (té 0's a la diagonal).

→ FONT DE TENSIO CONTROLADA PER INTENSITAT

(current-controlled voltage source).

El model d'aquesta font era:



r_m és la transresistència

$$V_1 = 0$$

$$V_2 = r_m \cdot i_x = r_m \cdot i_1$$

Amb aquestes equacions, serà més senzill utilitzar els paràmetres R. Així tindrem:

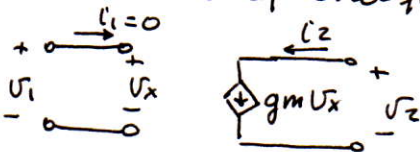
$$\begin{bmatrix} V_1 \\ V_2 \end{bmatrix} = \begin{bmatrix} 0 & 0 \\ r_m & 0 \end{bmatrix} \begin{bmatrix} i_1 \\ i_2 \end{bmatrix}$$

Igual que pel cas anterior, aquesta matriu no té inversa, per tant no podrem trobar els paràmetres G.

→ FONT D'INTENSITAT CONTROLADA PER TENSIO:

(voltage-controlled current source).

El model d'aquesta font és:



g_m és la transconductància

$$i_1 = 0$$

$$i_2 = g_m V_1 \quad (i \ V_1 = V_x)$$

Amb aquestes equacions seria còmode utilitzar els paràmetres G.

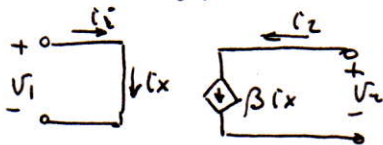
$$\begin{bmatrix} i_1 \\ i_2 \end{bmatrix} = \begin{bmatrix} 0 & 0 \\ g_m & 0 \end{bmatrix} \begin{bmatrix} V_1 \\ V_2 \end{bmatrix}$$

Igual que en els dos casos anteriors, aquesta matriu no té inversa.

→ FONT D'INTENSITAT CONTROLADA PER INTENSITAT

(current-controlled current source).

El model és:



β és l'amplificació de corrent

$$V_1 = 0$$

$$i_2 = \beta i_1$$

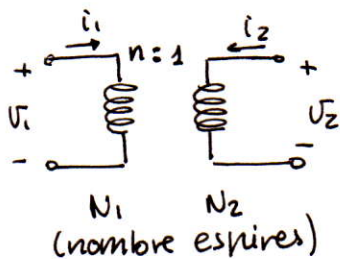
En aquest cas utilitzarem els paràmetres híbrids \pm :

$$\begin{bmatrix} V_1 \\ i_2 \end{bmatrix} = \begin{bmatrix} 0 & 0 \\ \beta & 0 \end{bmatrix} \begin{bmatrix} i_1 \\ V_2 \end{bmatrix}$$

En aquest cas, tampoc existirà la matriu inversa.

1.7.2. EL TRANSFORMADOR IDEAL

El transformador és un element que no hauríem vist encara, però que és present a molts llocs de la llar: timbre, ràdios, carregadors de dispositius mòbils. Aquest element es pot estudiar com un bipot, de manera que el coneixerem breument en aquest apartat. Veurem l'ideal. El real està muntat en un mateix nucli, l'ideal té les dues bobines en nuclis separats.

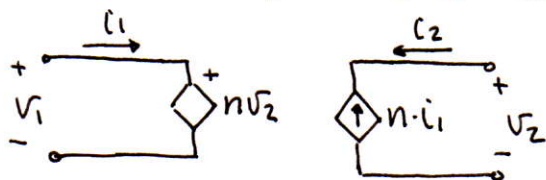


n és la relació de transformació i depèn del nombre d'espires de cada bobina: $n = N_1/N_2$
 $V_1 = n \cdot V_2$ les tensions són proporcionals al nombre d'espires.
 $-i_2 = n \cdot i_1$ o també $i_1 = -i_2/n$

Podríem escriure fàcilment, a partir de les equacions anteriors, la matriu de paràmetres híbrids 1.

$$\begin{bmatrix} V_1 \\ I_2 \end{bmatrix} = \begin{bmatrix} 0 & n \\ -n & 0 \end{bmatrix} \begin{bmatrix} I_1 \\ V_2 \end{bmatrix}$$

Intentem modelar el transformador ideal, trobant-li un model equivalent amb fonts controlades:



veiem que compleix:
 $V_1 = nV_2$
 $-I_2 = n \cdot I_1$

Si trobem un transformador enmig d'un circuit, amb aquest model ens serà més fàcil fer l'anàlisi.

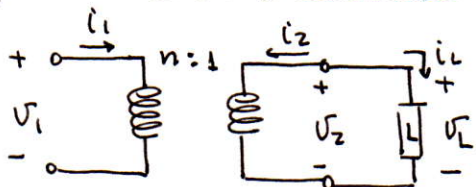
Ara que hem començat a parlar d'aquest element, aprofitem per conèixer-lo una mica millor.

En primer lloc que el transformador real només admet senyals alterns, però l'ideal tant d'alterns com de continus.

Cal dir també que té dues propietats interessants:

→ POTÈNCIA: el transformador ideal no perd potència, la que arriba a la sortida es la mateixa que hi ha a l'entrada.

Veiem-ho en un cas concret on posem una càrrega al transformador i busquem la potència absorbida per aquesta, en comparació amb l'entrada.



$$P_L(t) = V_L(t) \cdot I_L(t)$$

$$P_i(t) = V_1(t) \cdot I_1(t) = nV_2(t) \cdot \frac{-i_2(t)}{n} = V_2(t) \cdot i_L(t)$$

$$\text{Per tant, } P_i(t) = P_L(t)$$

Veiem doncs que les dues potències són iguals, així, el transformador no es queda potència.

Podríem posar un exemple anàlog però en el camp mecànic. Suposem els engranatges del canvi d'una bici, que serveixen per canviar la velocitat, però la potència és la mateixa.

→ RESISTÈNCIA: Veurem que la resistència d'entrada és proporcional a la resistència de càrrega.

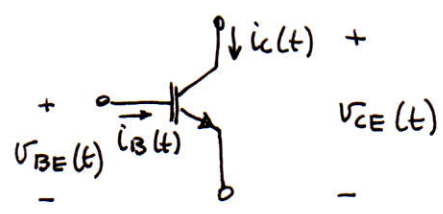
Calculem doncs el quocient v_1/i_1 que seria la resistència vista a l'entrada.

$$\frac{v_1}{i_1} = \frac{n v_2}{-\frac{i_2}{n}} = n^2 \frac{v_2}{-i_2} = n^2 \frac{v_L}{i_L} \Rightarrow R_{in} = n^2 R_L$$

n depèn de la relació del nombre d'espines als dos ports, i pot ser qualsevol. Si n és gran, podríem tenir una R_{in} també molt elevada.

1.8. EL TRANSISTOR NPN

El transistor es podria representar com un biport, però és no lineal, i no es podria representar amb els paràmetres que hem estudiat. Malgrat tot és interessant veure una mica el seu comportament. Veurem primer el seu símbol:

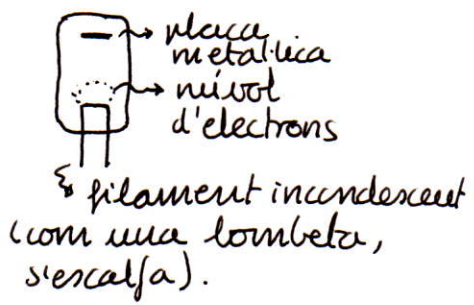


El transistor bipolar té 3 terminals:
 B → Base
 E → Emisor
 C → Colector

Parlem ara de la seva construcció. Està construït amb un semiconductor que es dopa (s'hi afegeixen impureses), de manera que es formen capes npn. La fletxa en l'emisor que està sortint indica que és npn. També hi hauria el pnp, però no s'utilitza tant.

Aquest és un element actiu i permet amplificar.

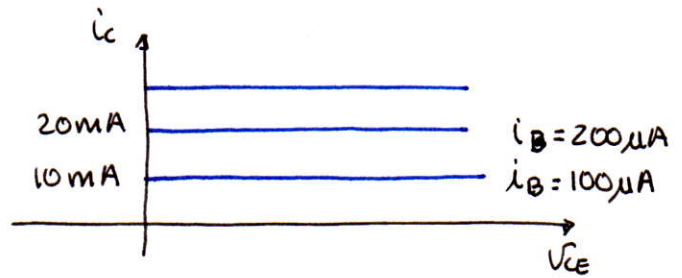
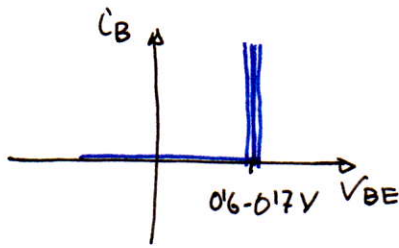
Abans de l'aparició dels transistors, s'utilitzaven vàlvules per amplificar:



Si tenim una polaritat \pm (entre placa i filament), tenim una tensió positiva i para corrent. En cas de polaritat inversa, no conduiria. La base del funcionament s'assembla a la d'un díode.

Amb el transistor és tot més senzill que amb les vàlvules, i ara ja no s'utilitzen.

Veiem quin seria el comportament del transistor ideal:

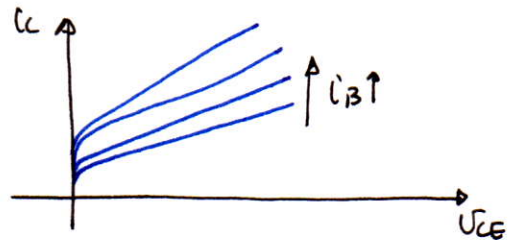
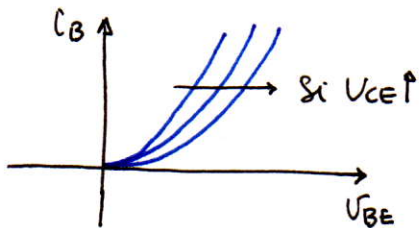


La gràfica $i_B - V_{BE}$ té un comportament similar al del díode (recordant sempre que estem en el cas ideal).

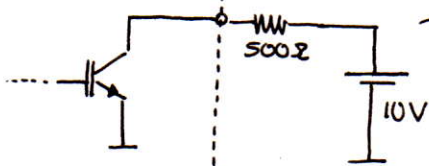
Per la gràfica $i_C - V_{CE}$, tindrem diferents rectes per diferents valors de i_B . En la gràfica es donen valors orientatius.

L'entrada, doncs, es comporta com un díode, i la sortida depèn també de l'entrada.

Veiem ara com serien aquestes gràfiques pel transistor real:



Si ens fixem amb el transistor ideal, veiem que i_C no depèn de V_{CE} . La sortida es comportaria com una font de corrent que se governa per la intensitat de base (és multiplicada aproximadament per 100).

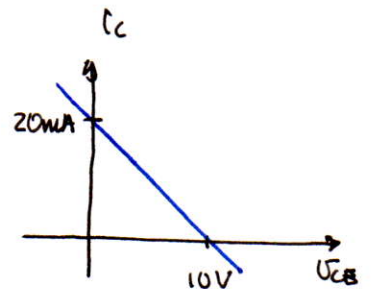


Aquesta part es deu:

$$V_{CE} = 0V \Rightarrow i_C = \frac{10V}{500\Omega} = 20mA$$

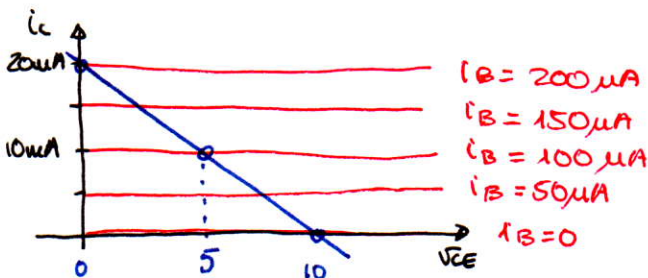
$$V_{CE} = 5V \Rightarrow i_C = \frac{5V}{500\Omega} = 10mA$$

$$V_{CE} = 10V \Rightarrow i_C = 0$$



Aquesta part es regira per les colles del transistor

A l'ajuntar els dos circuits, caldrà que es compleixin les dues condicions, per tant haurém de mirar els punts de creuament:



Si $i_B = 0\mu A$, $i_C = 0mA \Rightarrow V_{CE} = 10V$

Si $i_B = 50\mu A$, $i_C = 5mA \Rightarrow V_{CE} = 7.5V$

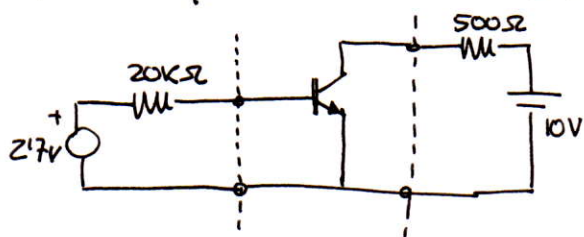
Si $i_B = 100\mu A$, $i_C = 10mA \Rightarrow V_{CE} = 5V$

Si $i_B = 150\mu A$, $i_C = 15mA \Rightarrow V_{CE} = 2.5V$

Si $i_B = 200\mu A$, $i_C = 20mA \Rightarrow V_{CE} = 0V$

Això ho fem per veure com es comporta el transistor dins un circuit.

Afegint aquesta part de circuit, hem vist què passa a la sortida. Ara afegirem una part de circuit extern a l'entrada per veure què li passa, quines restriccions li ha.



La font a la sortida és necessària per tal que les gràfiques s'intersectin en el lloc que més ens interessa.

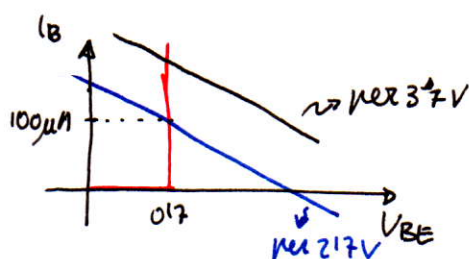
Donem alguns valors i veurem què passa a l'entrada:

$$\text{Si } V_{BE} = 0 \rightarrow i_B = \frac{2.7V}{20k\Omega} = 135\mu A$$

$$\text{Si } V_{BE} = 0.7V \rightarrow i_B = \frac{2V}{20k\Omega} = 100\mu A$$

Aquests dos punts ens donaran una recta, que ens fixarà les restriccions al connectar el transistor.

Debuxem ara tant la corba del transistor a l'entrada com la recta que acabem de trobar, per veure el comportament a l'entrada:



Tenim, en vermell, la corba del transistor i en blau la recta deguda al circuit. Així el circuit treballa a $100\mu A$ i $0.7V$. Si es vol veure què passa per altres i_B , posaríem una font diferent al circuit, per exemple $3.7V$ (recta en negre).

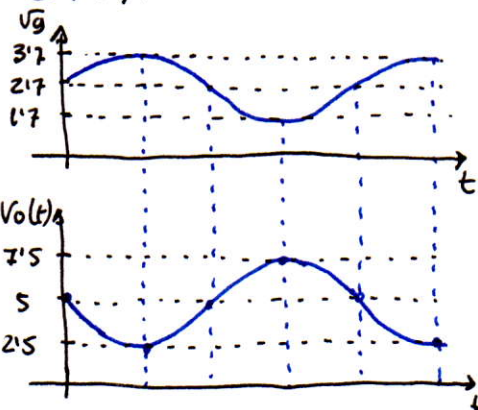
Fixem-nos ara què passa en conjunt a tot el circuit:

$$\text{Si } V_{ent} = 1.7 \Rightarrow i_B = \frac{1V}{20k\Omega} = 50\mu A \Rightarrow V_{CE} = 7.5V \text{ (mirant corbes de sortida)}$$

$$\text{Si } V_{ent} = 2.7 \Rightarrow i_B = \frac{2V}{20k\Omega} = 100\mu A \Rightarrow V_{CE} = 5V$$

$$\text{Si } V_{ent} = 3.7 \Rightarrow i_B = \frac{3V}{20k\Omega} = 150\mu A \Rightarrow V_{CE} = 2.5V$$

Ara ens fixarem què passa amb la relació entre l'entrada ($V_i = V_g$) i la sortida ($V_o = V_{CE}$). Suposem que el senyal a l'entrada és un sinus centrat a 2.7 i d'amplitud 1 (per tant va de 1.7 a $3.7V$).



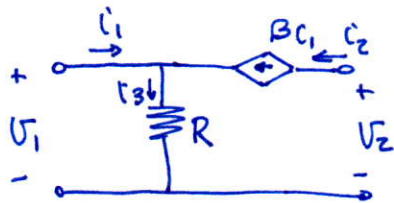
Veurem que a la sortida tenim el senyal amplificat i invertit. Per tant hem fet un amplificador inversor.

Un amplificador inversor també el podríem fer amb l'A.O, i era força senzill, però hem de tenir en compte que l'A.O era un integrat, format per molts elements diferents, entre ells transistors. Per tant, si es pot fer amb un sol transistor, serà molt millor. Anem a veure quines són les principals diferències i aplicacions de l'A.O i transistor, ja que cadascun té les seves aplicacions. El transistor, per exemple, pot funcionar a freqüències més elevades, cosa que l'A.O no.

L'A.O, en canvi, pot tenir un rang de valors a l'entrada més alt que el transistor (amb el transistor no tenim entrades negatives!). Però el transistor pot tenir a l'entrada senyals de més tensió i més intensitat.

EXEMPLE:

Trobar els paràmetres híbrids 1 del següent circuit:



$$\begin{bmatrix} V_1 \\ I_2 \end{bmatrix} = H^1 \begin{bmatrix} I_1 \\ V_2 \end{bmatrix}$$

I_2 es troba fàcilment per inspecció del circuit:

$$I_2 = \beta I_1$$

Per trobar V_1 , hauréu de trobar primer I_3 :

$$I_3 = I_1 + I_2 = I_1 + \beta I_1 = I_1 (1 + \beta)$$

$$V_1 = R \cdot I_3 = R(1 + \beta) I_1$$

Ara ja podem escriure la matriu:

$$\begin{bmatrix} V_1 \\ I_2 \end{bmatrix} = \begin{bmatrix} R(1 + \beta) & 0 \\ \beta & 0 \end{bmatrix} \begin{bmatrix} I_1 \\ V_2 \end{bmatrix}$$